

② 公開実用新案公報 (U)

昭60-83265

⑥ Int. Cl.⁴

識別記号

庁内整理番号

⑨ 公開 昭和60年(1985)6月8日

H 01 S 3/096
G 11 B 7/20

7377-5F
7247-5D

審査請求 未請求 (全1頁)

④ 考案の名称 半導体レーザの駆動回路

⑦ 実 願 昭58-176017

⑧ 出 願 昭58(1983)11月16日

⑥ 考 案 者 藤 島 徹 横浜市戸塚区吉田町292番地 株式会社日立製作所家電研究所内

⑦ 出 願 人 株式会社日立製作所 東京都千代田区神田駿河台4丁目6番地

⑧ 代 理 人 弁理士 高橋 明夫 外1名

⑬ 実用新案登録請求の範囲

アノードをケースに接続した半導体レーザの駆動回路において、コレクタ回路に該レーザを含む駆動トランジスタと負極性電源と該トランジスタのベースと該負極性電源間にそう入されたコンデンサを有することを特徴とする半導体レーザの駆

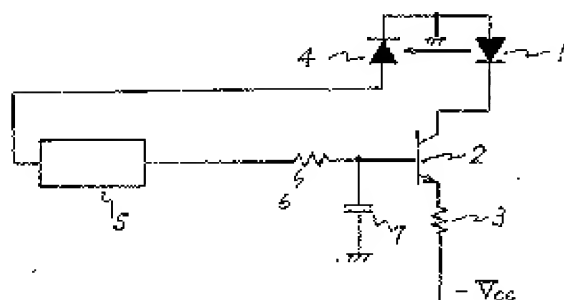
動回路。

図面の簡単な説明

第1図は従来技術の構成の回路図、第2図は本考案の一実施例の回路図である。

1…半導体レーザ、4…受光器、5…信号処理回路。

才 1 図



才 2 図

